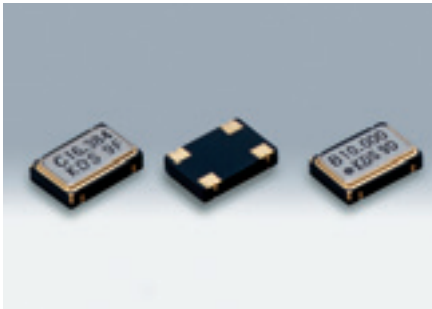


表面実装型水晶発振器

DS0751S SERIES



原寸大

■ 特長

- 外形寸法: 7.3×4.9×1.7
- 映像用として、 $F_{tol} \leq \pm 30 \times 10^{-6}$ 品種を用意
28.636MHz、28.375MHz、14.318MHz
- トライステート機能付き

■ 用途

- PC、周辺機器など

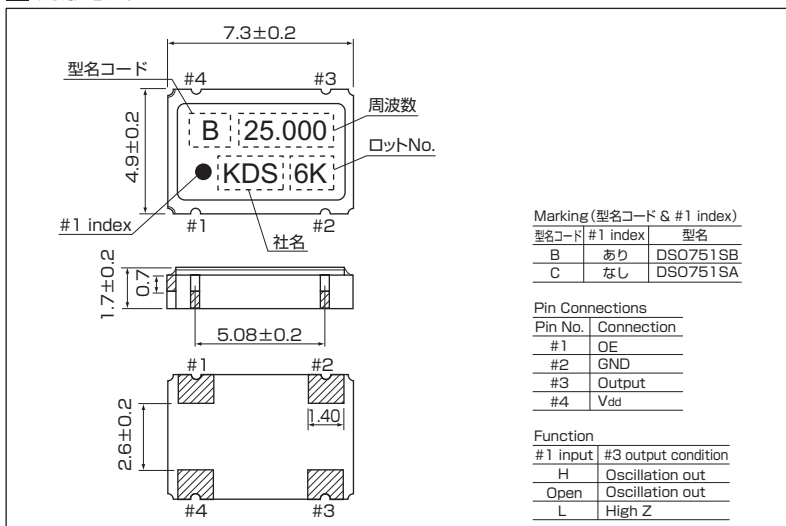


■ 一般仕様

項目	型名	記号	DS0751SB	DS0751SA	条件
一般特性	出力周波数範囲	Fo	1.8MHz~90MHz	1.8MHz~50MHz	
	周波数許容偏差	F_tol	$\pm 50 \times 10^{-6}$, $\pm 100 \times 10^{-6}$		-10~+70°C、常温偏差含む
	電源電圧	Vdd	+5V±0.5V		
	動作温度範囲	T_use	-10~+70°C		
	消費電流	Idd	30mA max. (Fo≤50MHz) 45mA max. (50MHz<Fo≤75MHz) 60mA max. (Fo>75MHz)	30mA max.	無負荷時
	スタンバイ時電流	I_std	20mA max. (Fo≤50MHz) 30mA max. (50MHz<Fo≤70MHz) 40mA max. (Fo>70MHz)	15mA max.	出力端子ハイインピーダンス
出力特性	出力ディスエーブル時間	Tplz	100nsec. max.		
	出カインエーブル時間	Tpzi	100nsec. max.		
	波形シンメトリ	SYM	45%~55% (Fo≤10MHz) 40%~60% (Fo>10MHz)		SB : V _{dd} ×0.5 Level SA : 1.4VDC Level
	立ち上がり時間 立ち下がり時間	tr, tf	10nsec. max. (Fo≤50MHz) 8nsec. max. (50MHz<Fo≤70MHz) 5nsec. max. (Fo>70MHz)	10nsec. max. (Fo≤20MHz) 5nsec. max. (Fo>20MHz)	SB : V _{dd} ×0.1~V _{dd} ×0.9 SA : +0.5V~+2.4Vdc Level
	"0"レベル	Vol	+0.5V max.		
	"1"レベル	Voh	V _{dd} × 0.9 min.		
	出力負荷条件 (TTL)	L_ttl	10LS-TTL max.		SB : R _L = 1.5kΩ SA : R _L = 390Ω
	出力負荷条件(C-MOS)	L_cmos	50pF max. (Fo≤50MHz) 15pF max. (Fo>50MHz)		
入力特性	入力電圧レベル	Vil / Vih	+0.8V max. / +2.2V min.		
	入力電流	Iil / Iih	-150μA max. / +100μA max.		
	梱包単位		1000pcs./reel (φ254)		

この他の仕様、または特殊仕様については営業窓口にお問い合わせください。

■ 外形寸法 [mm]



■ ランドパターン (参考)

[mm]

